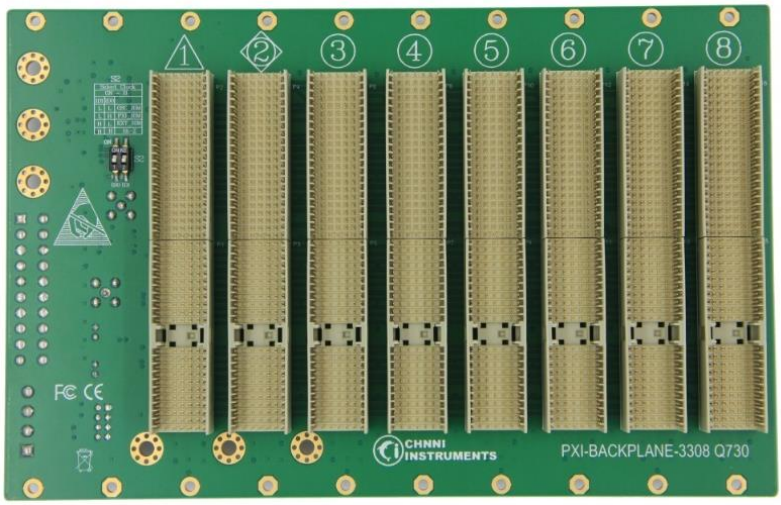
PXI-4308C 机箱
PXI-BACKPLANE-3308 背板

3U 8 槽位

用户手册



版本号： Q7-33-00

修订日期: 2020-01-05

国控精仪（北京）科技有限公司

2020 年 版权所有

本软件文档及相关套件均属国控精仪(北京)科技有限公司所有，包含专利信息，其知识产权受国家法律保护，除非本公司书面授权许可，其他公司、组织不得非法使用和拷贝。

为提高产品的性能、可靠性，本文档中的信息如有完善或修改，恕不另行通知，客户可从公司网站下载或致电我们通过电子邮件索取，制造商无需作成承诺和承担责任。客户使用产品和软件文档进行设备调试和生产时，应进行可靠性、功能性等全面测试，方可进行整体设备的运行或交付。

我们提供 7*24 电话技术支持服务，及时解答客户问题。

如何从国控精仪获得技术服务

我们将为客户提供满意全面的技术服务。

请您通过以下信息联系我们。

国控精仪公司信息

网址: 英文 www.chnni.com 中文 www.chnni.cn

销售服务: sales@chnni.com

电话: 400 9936 400 或 010-62936646

传真: 010-62938482

地址: 北京市海淀区安宁庄东路 18 号 9 号楼

请将您下列的信息通过邮件或传真发送给我们

公司信息		
公司/组织		
地址		
E-mail 地址		
联系人		
电话		
传真		
产品信息		
产品型号		
工作环境	操作系统：	CPU：
	主板：	Bios：
	芯片组：	软件：
产品问题详细描述:		

目录

1 概述 - 1 -
1.1 产品特性 - 1 -
1.2 产品遵守规范 - 2 -
1.3 产品应用 - 2 -
1.4 机箱前视图 - 3 -
1.5 机箱后视图 - 4 -
1.6 8 槽 PXI 背板前视图 - 5 -
1.7 8 槽 PXI 背板后视图 - 5 -
1.8 8 槽 PXI 背板正面连接器定义 - 6 -
1.9 8 槽 PXI 背板背面连接器定义 - 6 -
1.10 8 槽 PXI 背板拓扑图 - 8 -
2 设备安装及使用 - 8 -
2.1 产品放置和散热空间 - 8 -
2.2 机箱接地 - 9 -
2.3 控制器的插入 - 10 -
2.4 安装功能板卡 - 11 -
2.5 远程电源监控和设备启动 - 12 -
2.6 10MHz 时钟输入和输出 - 13 -
3 背板管脚定义 - 14 -
3.1 系统槽位定义（1 号槽位） - 14 -
3.2 触发时钟槽位定义（2 号槽位） - 15 -
3.3 通用物理槽位定义（3-8 号槽位） - 16 -
4 产品校准、保修 - 17 -

图目录

图 1-1 机箱前视图 ..... - 3 -
图 1-2 机箱后视图 ..... - 4 -
图 1-3 8 槽 PXI 背板前视图 ..... - 5 -
图 1-4 8 槽 PXI 背板后视图 ..... - 5 -
图 1-5 8 槽 PXI 背板正面拨码开关说明 ..... - 6 -
图 1-6 8 槽 PXI 背板拓扑图 ..... - 8 -
图 2-1 机箱散热通道示意图 ..... - 9 -
图 2-2 助拔器把手位置图 ..... - 10 -
图 2-3 控制器插入机箱效果图 ..... - 11 -
图 2-4 功能板卡插入示意图 ..... - 12 -
图 2-5 远程电源监控接口图 ..... - 13 -

表目录

表 1-1 机箱前视图说明表 ..... - 3 -
表 1-2 机箱后视图说明表 ..... - 4 -
表 1-3 时钟选择配置表 ..... - 6 -
表 2-1 机箱电源电压参考值 ..... - 13 -
表 3-1 系统槽位管脚定义 ..... - 14 -
表 3-2 触发时钟槽位管脚定义 ..... - 15 -
表 3-3 通用物理槽位管脚定义 ..... - 16 -

1 概述

国控精仪 PXI-4308C 是一款 3U PXI 机箱，具有一系列技术领先的特点： 1.更为直接的冷却机械系统，减少后布局风机过长的风道，使散热高效、均匀；2.背板采用宽温设计使其具备超高稳定性；3.智能化机箱管理，机箱系统可以动态监控和控制风扇转速、系统电压监控和内部温度监控；4.支持多机箱时钟级联操作。该系列产品高性能、高可靠性、高性价比，可广泛应用于军事、运输、测试&测量和交通控制等项目。

PXI-4308C 兼容 PXI 和 CompactPCI 规范，提供 1 个 16HP 宽度的系统槽和 7 个 4HP 宽度的外设槽来满足多种多样的测试和测量需求。它设计轻便坚固，灵活轻巧的机箱设计具有更好的便携性，支持宽温运行、更低的运行噪声和优越的散热性能以满足您的应用需求。

PXI-4308C 带有一个工业级的 350 W AC 电源，为整个系统提供充足可靠的电力。PXI-4308C 后部设计有外部 10MHz 参考时钟输入和 10MHz 参考时钟输出接口、风扇工作模式选择、远程电源控制等接口。前面板设计有工作状态 LED 指示灯。富有创意和坚固的双侧板主框架设计、一体化前后面板设计，机箱可以水平放置、侧向放置、竖直放置。

机箱产品在设计和调试过程中，广泛参考并测试了与业界领导厂商主控制器的兼容性，完全支持、兼容 PXI、CompactPCI 主流控制器，客户可选择我公司的多款控制器以外的其他品牌控制器。

1.1 产品特性

PXI-4308C 高性能 3U PXI/CompactPCI 8 槽位机箱。

- 兼容 PXI and CompactPCI (PICMG 2.0 R 3.0)的板卡产品；
- 4U 机箱高度、可插入 3U 高度板卡、8 槽位设计；
- 一个主控槽位、占用 16HP 宽度；
- 7 个通用 PXI 总线槽位,其中 2 号槽位为时钟槽位；
- 通用交流输入 AC220V，机箱带有滤波器和保险管；

- 工业级 350W AC 电源；
- 机箱带有温度测量功能，可通过机箱温度自动调整风扇转速；
- 前面板带有电源状态指示灯；
- 支持外部 10MHz 参考时钟输入和 10MHz 参考时钟输出；
- 通过背板触发管脚可以调整 PXI 模块的触发路径；
- 带有机箱提手，可水平、侧向、竖直三种放置方向；
- 水平放置时可使用机箱的倾斜垫脚；
- 通过机箱配件，可实现上架安装；
- 机箱尺寸：宽 235mm*高 177mm*深 314mm
- 机箱重量：6Kg（不包含控制器控制器重量）

1.2产品遵守规范

- CompactPCI Specification PICMG 2.0 R 3.0
- PXI Hardware Specification, Revision 2.1
- PXI Software Specification, Revision 2.1
- IEEE 1101.1-1991, IEEE Standard for Mechanical Core Specifications for Microcomputers Using IEC 603-2 Connectors
- IEEE 1101.10, IEEE Standard for Additional Mechanical Specifications for Microcomputers Using IEEE 1101.1 Equipment Practice

1.3产品应用

- 军事、航天
- 运输测量
- 测试&测量
- 实验室测量
- 医疗设备
- 交通控制

1.4机箱前视图

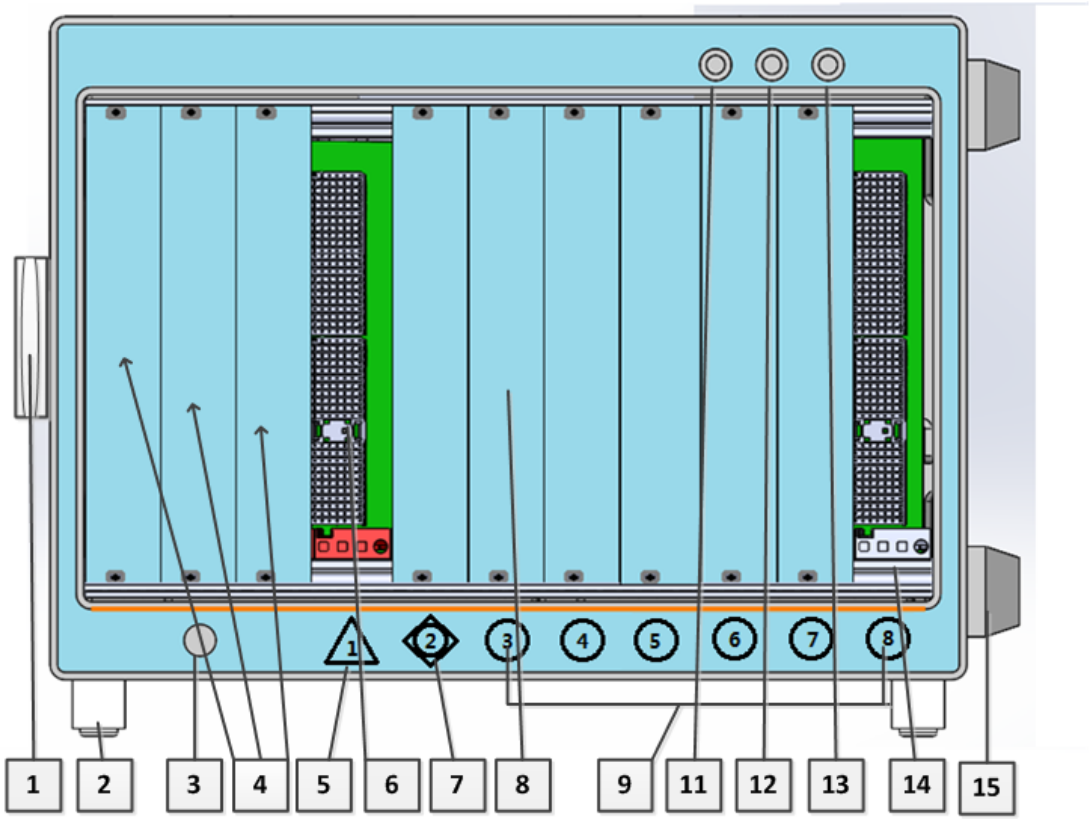


图 1-1 机箱前视图

序号	功能描述	序号	功能描述
1	机箱提手	9	通用功能卡槽位
2	底部垫脚	10	-
3	启动开关	11	3.3V 电源指示灯
4	PXI 控制器扩展位置	12	5V 电源指示灯
5	PXI 控制器插槽	13	12V 电源指示灯
6	背板连接器，1-8 槽位	14	板卡导轨
7	时钟卡槽位 / 通用功能卡槽位	15	机箱侧面垫脚
8	通用卡槽位盲挡板		

表 1-1 机箱前视图说明表

1.5机箱后视图

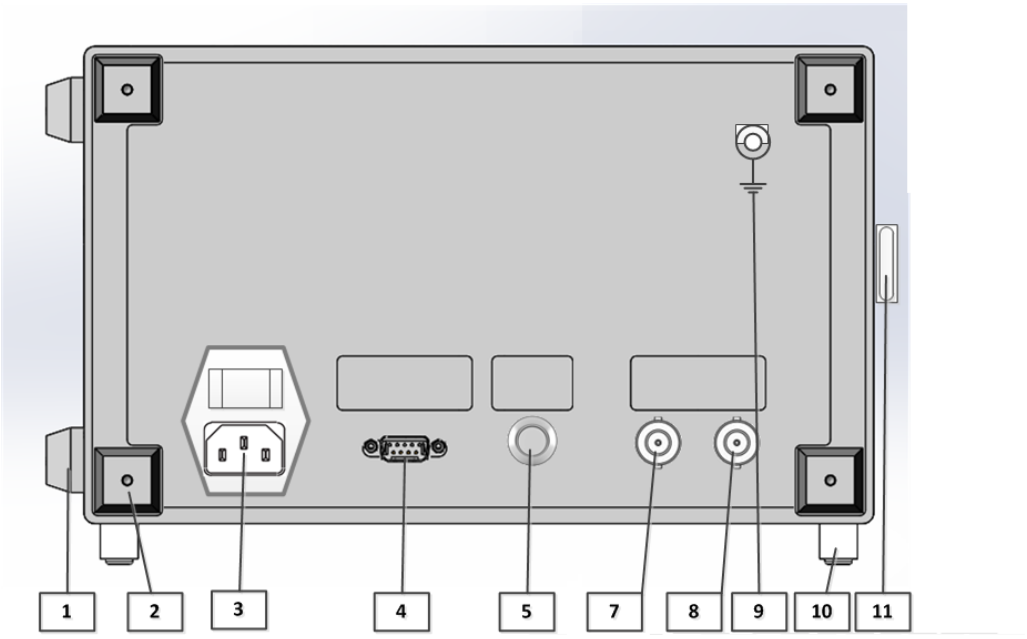


图 1-2　机箱后视图

序号	功能描述	序号	功能描述
1	机箱侧面垫脚	7	10MHz 时钟输出（BNC 接口）
2	机箱后部垫脚	8	10MHz 时钟输入（BNC 接口）
3	220VAC 电源插座	9	机箱接地螺栓
4	远程控制和电源监视连接器	10	机箱底部垫脚
5	前面板启动或远程启动控制按钮	11	机箱提手
6	-		注：4、5 项为非全部机箱标配

表 1-2　机箱后视图说明表

1.6 8 槽 PXI 背板前视图

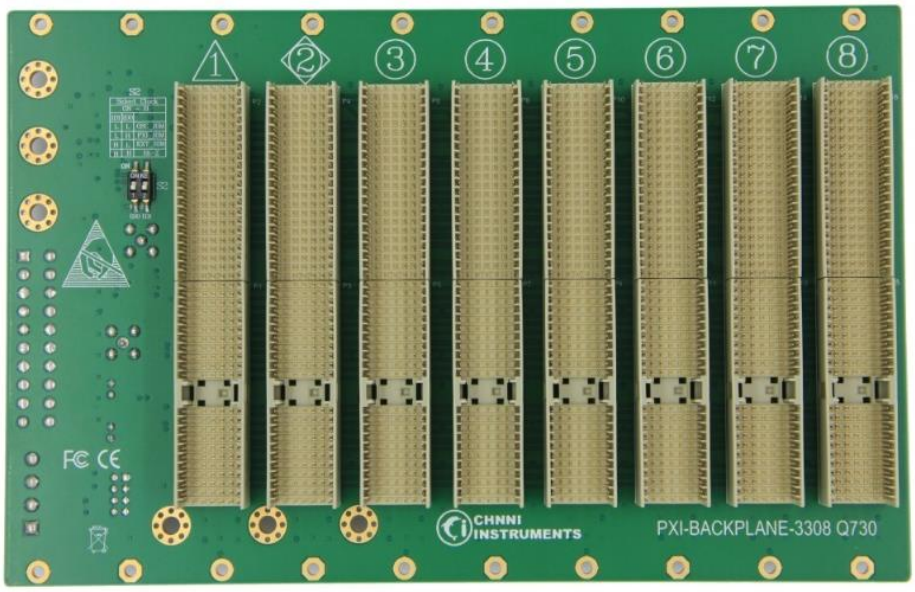


图 1-3 8 槽 PXI 背板前视图

1.7 8 槽 PXI 背板后视图

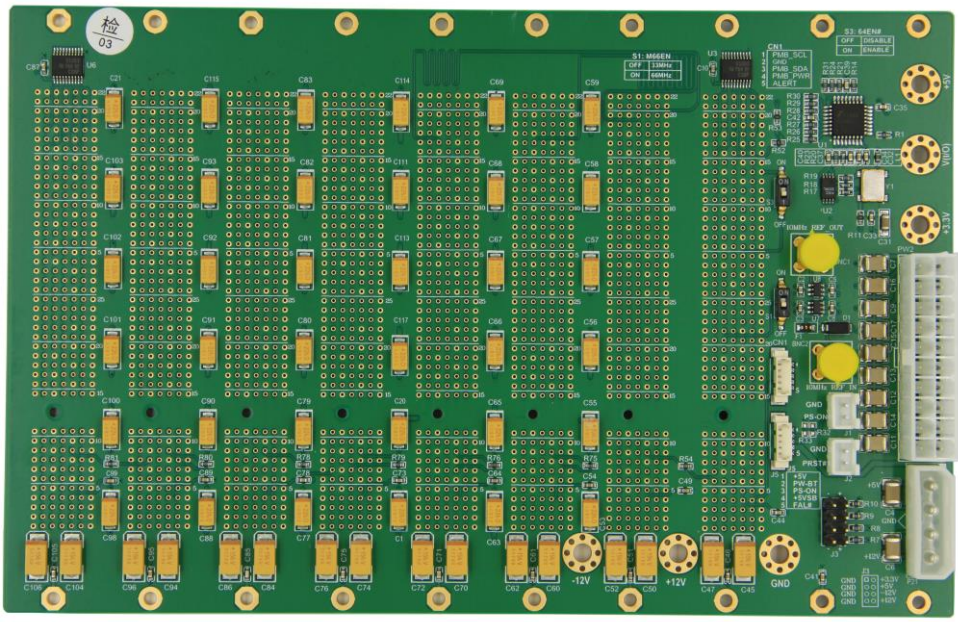


图 1-4 8 槽 PXI 背板后视图

1.8 8 槽 PXI 背板正面连接器定义

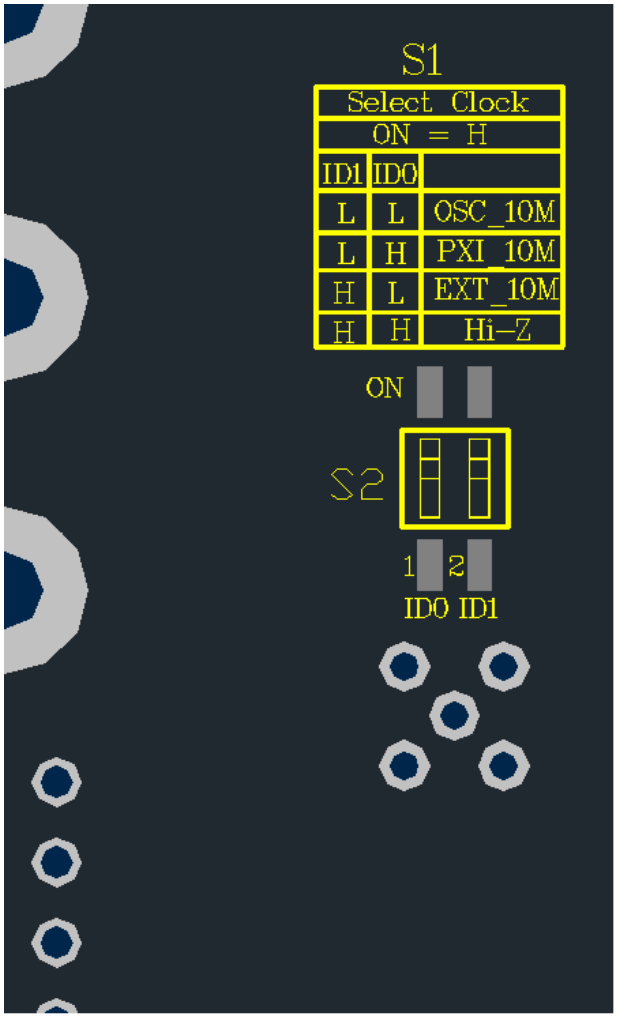


图 1-5 8 槽 PXI 背板正面拨码开关说明

S1：时钟选择

Select clock			
ON = H			
ID1	ID0	定义	说明
OFF	OFF	OSC_10M	背板晶振提供 10MHz 时钟源
OFF	ON	PXI_10M	2 槽位专用时钟卡提供 10MHz 时钟源
ON	OFF	EXT_10M	机箱后部时钟输入 BNC 提供 10MHz 时钟源
ON	ON	Hi-Z	未定义

表 1-3 时钟选择配置表

1.9 8 槽 PXI 背板背面连接器定义

- 标准电源插座；
  20Pin 电源插座：AT/ATX 电源插座

4Pin 电源插座：用来做电源辅助供电或背板电源输出；

- 大功率接线铜柱；

客户可以直接将电源的+12V、-12V、+5V、+3.3V、GND，分别连接到背板对应的 M4 铜柱上，给背板供电；其中 V(IO)接线柱，用于设定背板总线电平，默认状态为 V(IO)接线柱和+3.3V 接线柱通过专用铜片连接在一起；

- BNC1 、BNC2

BNC1 为背板上 10MHz 时钟输出接口，BNC2 为背板上 10MHz 输入接口，可参考后面的章节 2.6；

- CN1:背板 I^2C 总线外引管脚

管脚定义如下：1- PMB_SCL、2 -GND、3-PMB_SDA、4PMB_PWR、5ALERT

- S2:背板总线 64 位的选通

ON：64 位总线 ； 0FF：32 位总线；

- S1:背板时钟速率选择

ON：66MHz ； 0FF：33MHz；

- 电源启动管脚 J1

两个管脚保持短接状态，计算机电源持续给计算机供电；

- 主板复位管脚 J2

两个管脚接触一下，计算机主板重启；

- 电源状态指示灯

1:GND、2:+3.3V、3:GND、4:+5V、5:GND、6:-12V、7:GND、8:+12V；

- CN2:电源控制管脚

1:+5V、2:PW-BP、3:PS-ON、4:+5VSB、5:FAL#；

1.10 8 槽 PXI 背板拓扑图

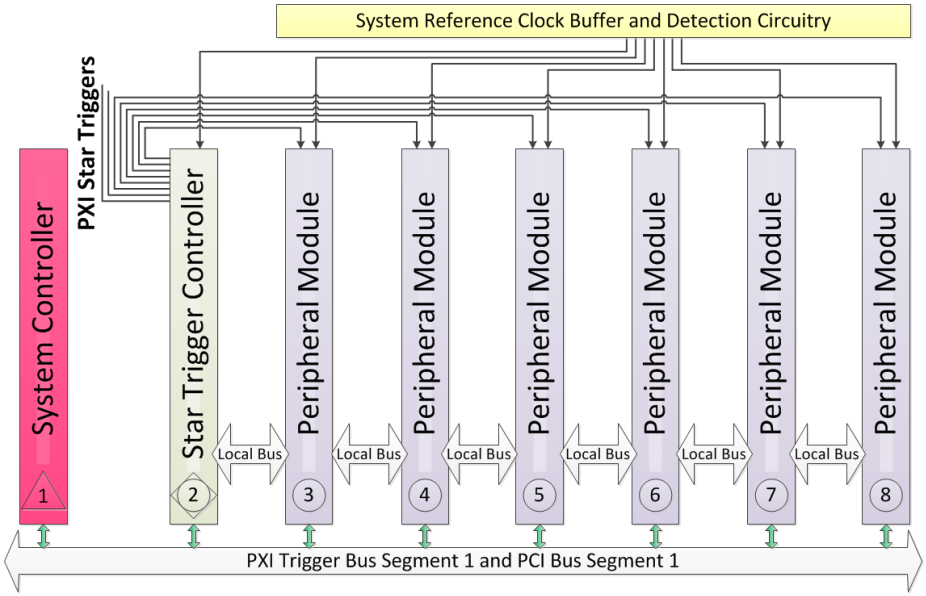


图 1-6 8 槽 PXI 背板拓扑图

2 设备安装及使用

2.1 产品放置和散热空间

空气通过机箱底部的带有过滤器的风扇入口，直接将风吹向机箱内的各个刀片模块，热风由机箱顶部和顶部两侧的出风口散出。如下图所示：

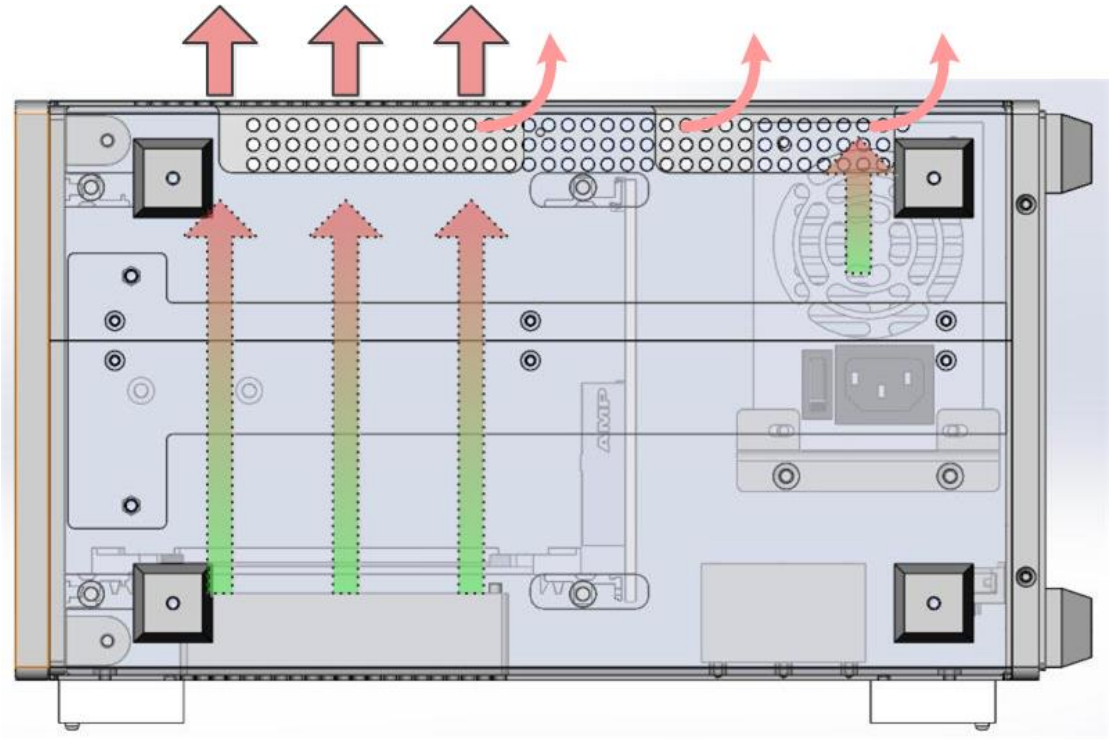


图 2-1　机箱散热通道示意图

◆　机箱放置在桌面上时，可以选择三种方式方式，水平、侧向、竖直，请确保机箱进风口和出风口 5-10CM 范围内没有遮挡物，这样可以提供给机箱良好的通风散热环境；

◆　机箱上机柜的安装方式，要考虑底部托盘的预留散热孔，考虑机箱底部和机箱顶部至少 5cm 的空间；

◆　如果机箱内插入多块大功率功能卡，请考虑机箱的外部辅助散热，比如增加额外的底部散热板或联系厂家更换大功率风扇（噪音会有所提高）。

◆　机箱风扇的工作模式，内部连接自动风速控制器，根据机箱温度调整风扇风速。

◆　机箱进风口采用 PVC 风扇防尘网，比常规海绵防尘方式散热综合效果有所提升，当使用较长时间后，可使用大功率吹风设备反向清理进风口即可，免去更换海绵的麻烦，减少海绵的使用更为环保。

2.2 机箱接地

◆　如果电源插座没有适当的接地连接，必须将现场的安全地线与机箱后部的接地螺柱连接在一起。可参考图 1-2，机箱后视图。

◆　步骤如下：

◆　1．用一根 16A 黄色条纹导线（1.3 毫米）焊接一个接地铜片，和机箱的接地柱连

接。

◆ 2．将导线的另一端连接到现场永久接地点。

2.3 控制器的插入

◆ 本节介绍控制器的安装方法，参考以下步骤：

◆ 根据控制器面板的宽度，拆卸机箱控制器槽位左侧扩展位置的盲面板；

◆ 确认机箱电源处于关闭状态；

◆ 将控制器助拔器的把手调整到最下端，（注意：有的助拔器有红色锁死按钮，将按钮按下即可调整助拔器把手角度）参考下图：

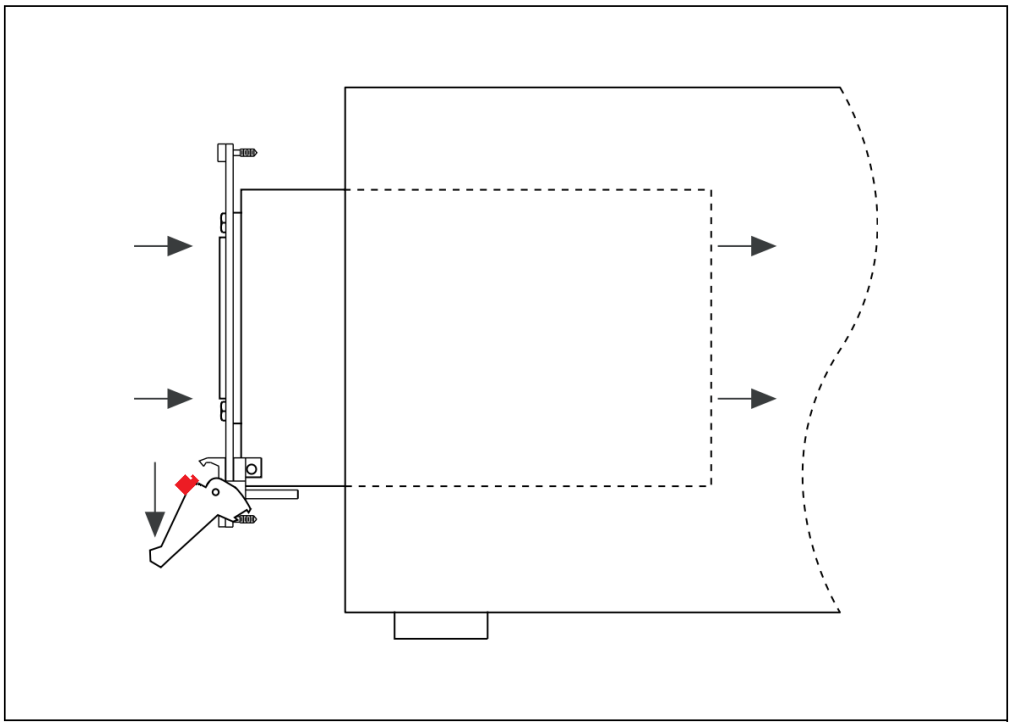
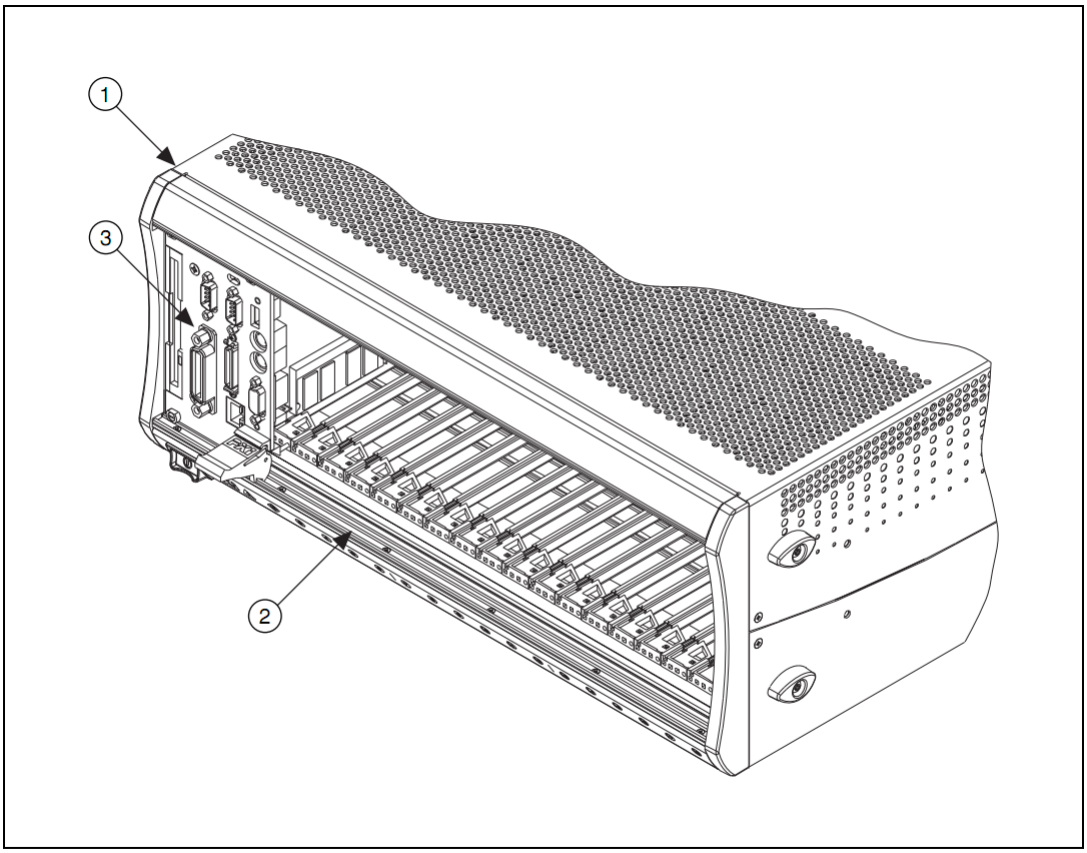


图 2-2 助拔器把手位置图

◆ 选择机箱标注 1 号槽位，这个槽位是红颜色导轨，将控制器沿上下两个导轨推入机箱，当控制器达到机箱背板时，会感觉到阻力，这时助拔器的下部的挂钩会搭在机箱下部横梁的方孔上，向上扳动助拔器把手，板卡会沿导轨继续插入机箱，助拔器卡卡勾和控制器面板锁住时，控制器就插入完毕了；如下图



1 PXI 机箱	2 板卡插入导轨	3 PXI 控制器

图 2-3 控制器插入机箱效果图

◆ 拔出控制时，向下按助拔器把手（注意：有的助拔器有红色锁死按钮，将按钮按下后才可以向下按助拔器把手），可以将控制器从机箱中拔出；

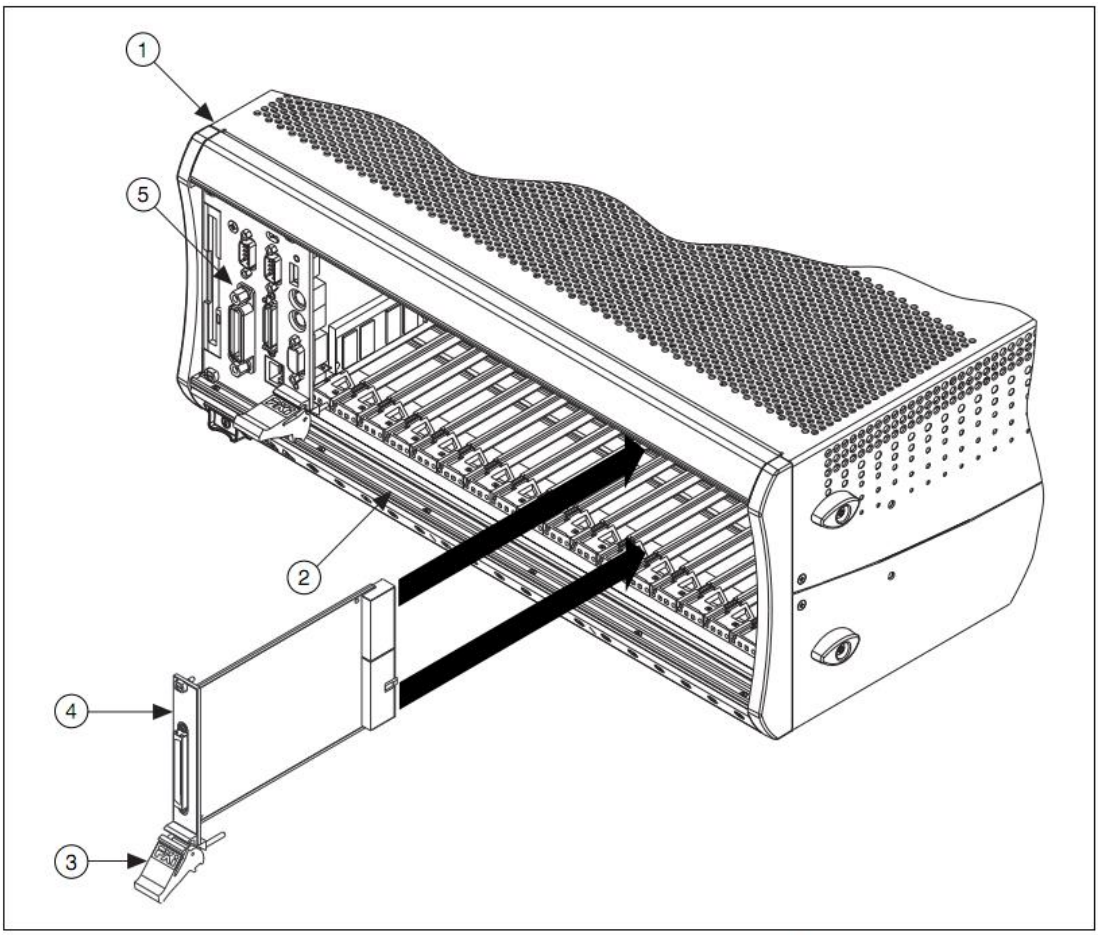
◆ 控制器面板四角的螺钉，用于控制器和机箱的紧固；

2.4 安装功能板卡

本节介绍功能板卡的安装方法，参考以下步骤：

◆ 首先将功能板卡放入机箱的槽位导轨处，确认板卡上下边缘和导轨槽位对齐如下图 2-4 所示，将板卡推入机箱底部；

◆ 当板卡达到机箱背板时，可以感觉到阻力，这时助拔器的下部的挂钩会搭在机箱下部横梁的方孔上，向上扳动助拔器把手，板卡会沿导轨继续插入机箱，助拔器卡卡勾和板卡面板锁住时，板卡就插入对应槽位；



1 PXI机箱	2 板卡插入导轨	3 助拔器把手
4 PXI板卡	5 PXI 控制器	

图 2-4　功能板卡插入示意图

2.5 远程电源监控和设备启动

该机箱支持设备电的远程监测和电源控制，通过机箱后部的 DB9 连接器引出，如下图：

D-sub Pin	Signal
1	Logic Ground
2	+5 VDC
3	Reserved
4	+3.3 VDC
5	Inhibit (Active Low)
6	+12 VDC
7	Reserved
8	–12 VDC
9	Logic Ground

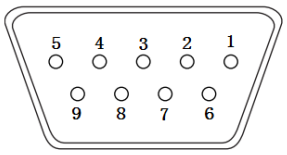


图 2-5 远程电源监控接口图

通过 Inhibit 管脚的电平，可以控制计算机供电，Inhibit 管脚低电平时（将管脚 5 和管脚 1 或 9 短接），计算机电源保持关闭状态；当断开这种连接时，计算机启动。

通过 DB9 连接线缆，我们可以远程通过万用表测量计算机的各个电压，以此来确定计算机的供电是否正常，电压参考值如下图：

Pin	Supply	Acceptable Voltage Range
2	+5 V	4.75 to 5.25 V
4	+3.3 V	3.135 to 3.465 V
6	+12 V	11.4 to 12.6 V
8	–12 V	–12.6 to –11.4 V
1, 9	Logic Ground	0 V

表 2-1 机箱电源电压参考值

2.6 10MHz 时钟输入和输出

机箱后部有两个 BNC 连接器，分别为 10MHz 参考时钟的输入和 10MHz 参考时钟输出，如图 1-2 所示，用户可将一台机箱的时钟输出连接到另外一台机箱的时钟输入，实现机箱级联。

◆ 10MHz 时钟输入

用户可以使用机箱后部时钟输入作为背板的 10MHz 的时钟源，选择方法为在背板正面的 S1 拨码开关，参见章节 1.9 和 1.8；外部时钟进入背板后，通过时钟芯片对波形进行处理后输出到各个物理槽位，时钟相位差控制在 250Ps；时钟信号输入的阻抗控制在 50Ω ±5Ω；10MHz 的输入时钟幅值要求为 3Vpp 到 5Vpp；输入时钟波形要求为 10MHz 的方波或正弦波；

◆ 10MHz 时钟输出

机箱后部时钟输出，对外提供了一个 10MHz 的时钟信号，客户可以使用这个信号来同步多个 PXI 机箱；输出 BNC 的输出阻抗为 50Ω ±5Ω；10MHz 的输出时钟信号幅值为 5Vpp；输出时钟信号波形为 10MHz 正弦波；

3 背板管脚定义

3.1 系统槽位定义（1 号槽位）

System Slot Pinout

22	GND	GA4	GA3	GA2	GA1	GA0	GND	P2/J2 CONNECTOR
21	GND	CLK6	GND	RSV	RSV	RSV	GND	
20	GND	CLK5	GND	RSV	GND	RSV	GND	
19	GND	GND	GND	SMB_SDA	SMB_SCL	SMB_ALERT#	GND	
18	GND	**PXI_TRIG3**	**PXI_TRIG4**	**PXI_TRIG5**	GND	**PXI_TRIG6**	GND	
17	GND	**PXI_TRIG2**	GND	PRST#	REQ6#	GNT6#	GND	
16	GND	**PXI_TRIG1**	**PXI_TRIG0**	DEG#	GND	**PXI_TRIG7**	GND	
15	GND	**PXI_BRSVA15**	GND	FAL#	REQ5#	GNT5#	GND	
14	GND	AD[35]	AD[34]	AD[33]	GND	AD[32]	GND	
13	GND	AD[38]	GND	V(I/O)	AD[37]	AD[36]	GND	
12	GND	AD[42]	AD[41]	AD[40]	GND	AD[39]	GND	
11	GND	AD[45]	GND	V(I/O)	AD[44]	AD[43]	GND	
10	GND	AD[49]	AD[48]	AD[47]	GND	AD[46]	GND	
9	GND	AD[52]	GND	V(I/O)	AD[51]	AD[50]	GND	
8	GND	AD[56]	AD[55]	AD[54]	GND	AD[53]	GND	
7	GND	AD[59]	GND	V(I/O)	AD[58]	AD[57]	GND	
6	GND	AD[63]	AD[62]	AD[61]	GND	AD[60]	GND	
5	GND	C/BE[5]#	GND	V(I/O)	C/BE[4]#	PAR64	GND	
4	GND	V(I/O)	**PXI_BRSVB4**	C/BE[7]#	GND	C/BE[6]#	GND	
3	GND	CLK4	GND	GNT3#	REQ4#	GNT4#	GND	
2	GND	CLK2	CLK3	SYSEN#	GNT2#	REQ3#	GND	
1	GND	CLK1	GND	REQ1#	GNT1#	REQ2#	GND	
25	GND	5V	REQ64#	ENUM#	3.3V	5V	GND	P1/J1 CONNECTOR
24	GND	AD[1]	5V	V(I/O)	AD[0]	ACK64#	GND	
23	GND	3.3V	AD[4]	AD[3]	5V	AD[2]	GND	
22	GND	AD[7]	GND	3.3V	AD[6]	AD[5]	GND	
21	GND	3.3V	AD[9]	AD[8]	M66EN	C/BE[0]#	GND	
20	GND	AD[12]	GND	V(I/O)	AD[11]	AD[10]	GND	
19	GND	3.3V	AD[15]	AD[14]	GND	AD[13]	GND	
18	GND	SERR#	GND	3.3V	PAR	C/BE[1]#	GND	
17	GND	3.3V	IPMB_SCL	IPMB_SDA	GND	PERR#	GND	
16	GND	DEVSEL#	GND	V(I/O)	STOP#	LOCK#	GND	
15	GND	3.3V	FRAME#	IRDY#	GND	TRDY#	GND	
12–14	Key Area							
11	GND	AD[18]	AD[17]	AD[16]	GND	C/BE[2]#	GND	
10	GND	AD[21]	GND	3.3V	AD[20]	AD[19]	GND	
9	GND	C/BE[3]#	GND	AD[23]	GND	AD[22]	GND	
8	GND	AD[26]	GND	V(I/O)	AD[25]	AD[24]	GND	
7	GND	AD[30]	AD[29]	AD[28]	GND	AD[27]	GND	
6	GND	REQ0#	GND	3.3V	CLK0	AD[31]	GND	
5	GND	BRSVP1A5	BRSVP1B5	RST#	GND	GNT0#	GND	
4	GND	IPMB_PWR	HEALTHY#	V(I/O)	INTP	INTS	GND	
3	GND	INTA#	INTB#	INTC#	5V	INTD#	GND	
2	GND	TCK	5V	TMS	TDO	TDI	GND	
1	GND	5V	-12V	TRST#	+12V	5V	GND	
Pin	**Z**	**A**	**B**	**C**	**D**	**E**	**F**	

表 3-1　系统槽位管脚定义

3.2 时钟槽位定义（2 号槽位）

Star Trigger Slot Pinout

22	GND	GA4	GA3	GA2	GA1	GA0	GND	P2/J2 CONNECTOR
21	GND	**PXI_LBR0**	RSV	**PXI_LBR1**	**PXI_LBR2**	**PXI_LBR3**	GND	
20	GND	**PXI_LBR4**	**PXI_LBR5**	**PXI_STAR0**	GND	**PXI_STAR1**	GND	
19	GND	**PXI_STAR2**	RSV	**PXI_STAR3**	**PXI_STAR4**	**PXI_STAR5**	GND	
18	GND	**PXI_TRIG3**	**PXI_TRIG4**	**PXI_TRIG5**	GND	**PXI_TRIG6**	GND	
17	GND	**PXI_TRIG2**	GND	RSV	**PXI_CLK10_IN**	**PXI_CLK10**	GND	
16	GND	**PXI_TRIG1**	**PXI_TRIG0**	RSV	GND	**PXI_TRIG7**	GND	
15	GND	**PXI_BRSVA15**	GND	RSV	**PXI_STAR6**	**PXI_LBR6**	GND	
14	GND	AD[35]	AD[34]	AD[33]	GND	AD[32]	GND	
13	GND	AD[38]	GND	V(I/O)	AD[37]	AD[36]	GND	
12	GND	AD[42]	AD[41]	AD[40]	GND	AD[39]	GND	
11	GND	AD[45]	GND	V(I/O)	AD[44]	AD[43]	GND	
10	GND	AD[49]	AD[48]	AD[47]	GND	AD[46]	GND	
9	GND	AD[52]	GND	V(I/O)	AD[51]	AD[50]	GND	
8	GND	AD[56]	AD[55]	AD[54]	GND	AD[53]	GND	
7	GND	AD[59]	GND	V(I/O)	AD[58]	AD[57]	GND	
6	GND	AD[63]	AD[62]	AD[61]	GND	AD[60]	GND	
5	GND	C/BE[5]#	GND	V(I/O)	C/BE[4]#	PAR64	GND	
4	GND	V(I/O)	**PXI_BRSVB4**	C/BE[7]#	GND	C/BE[6]#	GND	
3	GND	**PXI_LBR7**	GND	**PXI_LBR8**	**PXI_LBR9**	**PXI_LBR10**	GND	
2	GND	**PXI_LBR11**	**PXI_LBR12**	UNC	**PXI_STAR7**	**PXI_STAR8**	GND	
1	GND	**PXI_STAR9**	GND	**PXI_STAR10**	**PXI_STAR11**	**PXI_STAR12**	GND	
25	GND	5V	REQ64#	ENUM#	3.3V	5V	GND	P1/J1 CONNECTOR
24	GND	AD[1]	5V	V(I/O)	AD[0]	ACK64#	GND	
23	GND	3.3V	AD[4]	AD[3]	5V	AD[2]	GND	
22	GND	AD[7]	GND	3.3V	AD[6]	AD[5]	GND	
21	GND	3.3V	AD[9]	AD[8]	M66EN	C/BE[0]#	GND	
20	GND	AD[12]	GND	V(I/O)	AD[11]	AD[10]	GND	
19	GND	3.3V	AD[15]	AD[14]	GND	AD[13]	GND	
18	GND	SERR#	GND	3.3V	PAR	C/BE[1]#	GND	
17	GND	3.3V	IPMB_SCL	IPMB_SDA	GND	PERR#	GND	
16	GND	DEVSEL#	GND	V(I/O)	STOP#	LOCK#	GND	
15	GND	3.3V	FRAME#	IRDY#	BD_SEL#	TRDY#	GND	
12–14	Key Area							
11	GND	AD[18]	AD[17]	AD[16]	GND	C/BE[2]#	GND	
10	GND	AD[21]	GND	3.3V	AD[20]	AD[19]	GND	
9	GND	C/BE[3]#	IDSEL	AD[23]	GND	AD[22]	GND	
8	GND	AD[26]	GND	V(I/O)	AD[25]	AD[24]	GND	
7	GND	AD[30]	AD[29]	AD[28]	GND	AD[27]	GND	
6	GND	REQ#	GND	3.3V	CLK	AD[31]	GND	
5	GND	BRSVP1A5	BRSVP1B5	RST#	GND	GNT#	GND	
4	GND	IPMB_PWR	HEALTHY#	V(I/O)	INTP	INTS	GND	
3	GND	INTA#	INTB#	INTC#	5V	INTD#	GND	
2	GND	TCK	5V	TMS	TDO	TDI	GND	
1	GND	5V	-12V	TRST#	+12V	5V	GND	
Pin	**Z**	**A**	**B**	**C**	**D**	**E**	**F**	

表 3-2　触发时钟槽位管脚定义

3.3 通用物理槽位定义（3-8 号槽位）

Generic Peripheral Slot Pinout

22	GND	GA4	GA3	GA2	GA1	GA0	GND	P2/J2 CONNECTOR
21	GND	**PXI_LBR0**	RSV	**PXI_LBR1**	**PXI_LBR2**	**PXI_LBR3**	GND	
20	GND	**PXI_LBR4**	**PXI_LBR5**	**PXI_LBL0**	GND	**PXI_LBL1**	GND	
19	GND	**PXI_LBL2**	RSV	**PXI_LBL3**	**PXI_LBL4**	**PXI_LBL5**	GND	
18	GND	**PXI_TRIG3**	**PXI_TRIG4**	**PXI_TRIG5**	GND	**PXI_TRIG6**	GND	
17	GND	**PXI_TRIG2**	GND	RSV	**PXI_STAR**	**PXI_CLK10**	GND	
16	GND	**PXI_TRIG1**	**PXI_TRIG0**	RSV	GND	**PXI_TRIG7**	GND	
15	GND	**PXI_BRSVA15**	GND	RSV	**PXI_LBL6**	**PXI_LBR6**	GND	
14	GND	AD[35]	AD[34]	AD[33]	GND	AD[32]	GND	
13	GND	AD[38]	GND	V(I/O)	AD[37]	AD[36]	GND	
12	GND	AD[42]	AD[41]	AD[40]	GND	AD[39]	GND	
11	GND	AD[45]	GND	V(I/O)	AD[44]	AD[43]	GND	
10	GND	AD[49]	AD[48]	AD[47]	GND	AD[46]	GND	
9	GND	AD[52]	GND	V(I/O)	AD[51]	AD[50]	GND	
8	GND	AD[56]	AD[55]	AD[54]	GND	AD[53]	GND	
7	GND	AD[59]	GND	V(I/O)	AD[58]	AD[57]	GND	
6	GND	AD[63]	AD[62]	AD[61]	GND	AD[60]	GND	
5	GND	C/BE[5]#	GND	V(I/O)	C/BE[4]#	PAR64	GND	
4	GND	V(I/O)	**PXI_BRSVB4**	C/BE[7]#	GND	C/BE[6]#	GND	
3	GND	**PXI_LBR7**	GND	**PXI_LBR8**	**PXI_LBR9**	**PXI_LBR10**	GND	
2	GND	**PXI_LBR11**	**PXI_LBR12**	UNC	**PXI_LBL7**	**PXI_LBL8**	GND	
1	GND	**PXI_LBL9**	GND	**PXI_LBL10**	**PXI_LBL11**	**PXI_LBL12**	GND	
25	GND	5V	REQ64#	ENUM#	3.3V	5V	GND	P1/J1 CONNECTOR
24	GND	AD[1]	5V	V(I/O)	AD[0]	ACK64#	GND	
23	GND	3.3V	AD[4]	AD[3]	5V	AD[2]	GND	
22	GND	AD[7]	GND	3.3V	AD[6]	AD[5]	GND	
21	GND	3.3V	AD[9]	AD[8]	M66EN	C/BE[0]#	GND	
20	GND	AD[12]	GND	V(I/O)	AD[11]	AD[10]	GND	
19	GND	3.3V	AD[15]	AD[14]	GND	AD[13]	GND	
18	GND	SERR#	GND	3.3V	PAR	C/BE[1]#	GND	
17	GND	3.3V	IPMB_SCL	IPMB_SDA	GND	PERR#	GND	
16	GND	DEVSEL#	GND	V(I/O)	STOP#	LOCK#	GND	
15	GND	3.3V	FRAME#	IRDY#	BD_SEL#	TRDY#	GND	
12–14	Key Area							
11	GND	AD[18]	AD[17]	AD[16]	GND	C/BE[2]#	GND	
10	GND	AD[21]	GND	3.3V	AD[20]	AD[19]	GND	
9	GND	C/BE[3]#	IDSEL	AD[23]	GND	AD[22]	GND	
8	GND	AD[26]	GND	V(I/O)	AD[25]	AD[24]	GND	
7	GND	AD[30]	AD[29]	AD[28]	GND	AD[27]	GND	
6	GND	REQ#	GND	3.3V	CLK	AD[31]	GND	
5	GND	BRSVP1A5	BRSVP1B5	RST#	GND	GNT#	GND	
4	GND	IPMB_PWR	HEALTHY#	V(I/O)	INTP	INTS	GND	
3	GND	INTA#	INTB#	INTC#	5V	INTD#	GND	
2	GND	TCK	5V	TMS	TDO	TDI	GND	
1	GND	5V	-12V	TRST#	+12V	5V	GND	
Pin	**Z**	**A**	**B**	**C**	**D**	**E**	**F**	

表 3-3　通用物理槽位管脚定义

4 产品校准、保修

注意事项

在公司售出的产品包装中，用户将会找到用户光盘、质保卡、合格证和产品板卡。产品质保卡请用户务必妥善保存，当该产品出现问题需要维修时，请用户将产品质保卡同产品一起，寄回本公司，请详细填写质保卡内容，方便我们能尽快的帮您解决问题。在使用产品时，应注意不要用手去触摸产品正面的 IC 芯片，防止芯片受到静电的危害。

安装背板时，背板与机箱连接处需加装绝缘条做绝缘处理。

产品调教，简单问题处理。

- 机箱插针如出现弯、折等情况，切勿盲目插入控制器及板卡，请咨询我方技术工程师或销售代表，调整插针或更换插座！
- 请客户注意机箱背板形式，不明确时请咨询我方客户服务人员，切勿盲目用力插入，防止控制器或机箱损坏；
- 产品保修事宜参考产品附带的质保卡；